

澜起科技股份有限公司

投资者关系活动记录表

证券简称：澜起科技

证券代码：688008

编号：2026-006

投资者关系活动类别	<input checked="" type="checkbox"/> 特定对象调研 <input type="checkbox"/> 分析师会议 <input type="checkbox"/> 媒体采访 <input type="checkbox"/> 业绩说明会 <input type="checkbox"/> 新闻发布会 <input type="checkbox"/> 路演活动 <input type="checkbox"/> 现场参观 <input checked="" type="checkbox"/> 其他（电话会议）
参与单位名称	DWS Investment Edmond De Rothchild Group Daiwa Securities Hermes Investment Oddo Investment 南方基金管理有限公司 博时基金管理有限公司 平安养老保险股份有限公司 华泰证券股份有限公司 国金证券股份有限公司
时间	2026年6月9日~6月10日
地点	公司会议室，部分通过电话会议形式接待调研
出席人员	董事会秘书傅晓女士等
投资者关系活动主要内容介绍	<p>一、交流的主要问题及答复</p> <p>问题1：公司DDR5 RCD芯片最新子代的研发进展如何？</p> <p>答复：公司已于近日成功向客户送样DDR5第六子代RCD芯片，该芯片支持高达9200 MT/s的数据传输速率，较上一代产品提升15%，可满足下一代服务器平台对高带宽的严苛要求。</p> <p>公司是DDR5 RCD芯片国际标准的牵头制定者。依托产品一贯的高品质、稳定性与可靠性，公司持续巩固在DDR5时代的全球领先地位。</p>

问题2：CPU内存通道数量增加对内存互连芯片市场是否有积极影响？

答复：CPU支持内存通道数增加将提升搭配内存模组数量。当前主流服务器CPU平台支持的内存通道数为8或12个，新一代CPU支持的内存通道数或将增加至16个，内存通道数增加意味着每个CPU最多可搭配的内存模组数量将相应增加。考虑到典型的AI服务器通常满插内存模组，因此，CPU内存通道数增加理论上将进一步提升内存模组需求及内存互连芯片市场规模。

问题3：请问如何展望DDR6世代的内存互连芯片市场？

答复：JEDEC组织正持续对DDR6内存互连技术以及产品标准进行讨论，主流趋势是：服务器DDR6内存模组将配置数量更多、设计更复杂的内存互连芯片。因此，DDR6内存互连芯片市场规模或将进一步增长。最终相关产品的配置及规格以JEDEC官方信息为准。

问题4：如何看待未来CPU/GPU配置比例的变化对公司相关产品的影响？

答复：根据行业分析，随着AI推理及Agent应用的快速发展，AI工作负载正在从训练端大规模向推理端及智能体迁移，这一转变对系统的逻辑判断、任务调度与实时交互能力提出了更高的要求，使得CPU的通用计算架构价值凸显，在AI系统中的重要性正在加强，因此，AI服务器中CPU与GPU的配置比例预计将持续提升。

CPU需求增加将推动内存模组用量增加，从而推动内存互连芯片市场规模扩大。此外，CPU在AI系统架构中重要性提升，将同步带动其他与CPU相关的互连芯片需求，包括PCIe互连、CXL互连芯片等。

问题5：CXL MXC芯片预计什么时候可以规模出货？

答复：当前，产业界正积极推进CXL技术的落地与商业化，众多CSP厂商正在积极部署相关产品。例如，某头部云厂商推出了基于CXL的数据库专用服务器；某头部服务器厂商发布了集成CXL内存扩展方案的服务器产品。其核心驱动力在于AI推理等场景对海量、低延迟内存的迫切需求，CXL技术能够通过分层存储与池化，有效缓解“内存墙”限制，从而显著降低系统总拥有成本（TCO）。根据某头部云厂商推出的内存池方案，其单个内存池配置16-32颗CXL MXC芯片。

行业分析认为，今年是CXL规模化部署的起点，预计到2027年将进入CXL规模商用的元年。随着支持CXL 3.0的服务器CPU平台量产，更先进的内存池化方

案将逐步落地，未来几年CXL在数据中心的渗透率有望快速提升。从客户价值看，一方面，使用传统内存扩容方式成本高昂，叠加近期DRAM涨价，通过CXL进行内存扩展和池化成为高性价比的方案；另一方面，CXL技术可实现对DDR4等早期内存的复用，进一步增强其吸引力。

问题6：如何看待PCIe Retimer芯片未来的市场潜力和竞争格局？

答复：公司的PCIe Retimer芯片基于行业开放标准研发，面向全球市场销售。展望未来，随着国内外CSP厂商继续加大在AI领域的资本开支，叠加国产算力卡在国内市场的进一步应用，预计PCIe Retimer芯片需求将持续提升。

目前，公司PCIe Retimer芯片的出货以Gen 5产品为主。在国内市场中，依托优异的产品性能和本土服务支持的双重优势，澜起的PCIe Retimer芯片更受客户青睐。在产品升级迭代方面，公司于2025年1月推出PCIe 6.x/CXL 3.x Retimer芯片并向客户送样，目前正积极配合客户测试验证。由于支持PCIe 6.0的服务器CPU尚未规模量产，相关Retimer芯片仍处于产业导入期，行业预期2027年PCIe 6.0 Retimer芯片将进入正式的规模应用阶段。此外，我们于今年1月发布了PCIe 6.x/CXL 3.x 的AEC解决方案。目前我们正在积极推进PCIe 7.0 Retimer芯片的研发，计划今年完成工程样片的流片。

我们认为，未来市场份额的获取将取决于扎实的技术储备、可靠的产品交付以及准确把握市场导入时机的能力。对公司而言，关键是持续做好产品的研发和技术迭代。随着PCIe Retimer芯片的代际升级，以及未来PCIe Switch芯片的推出，我们希望凭借核心技术优势及逐步完善的产品组合，在未来的市场竞争中持续提升份额。

问题7：未来公司如何在以太网和光互连领域进行布局？

答复：以太网和光互连芯片领域是公司战略布局的重要方向。公司在该领域官宣在研的首款产品是以太网 PHY Retimer芯片，该芯片主要用于保障AI服务器与交换机之间高速互连信号的完整性和可靠性。公司计划在今年完成以太网 PHY Retimer芯片工程样片的流片。

公司的战略目标是成为国际领先的全互连芯片设计公司。以太网及光互连作为高速互连领域的核心组成部分，市场空间广阔。展望未来，公司将从以下几个方面持续推进在该领域的布局：（1）充分依托在高速互连领域长期积累的技术和生态资源，特别是将自主研发的高速SerDes技术从PCIe领域延伸至以太网领

	域；（2）持续吸引以太网及光互连领域的全球顶尖技术人才加入，组建专业的研发团队，以加速底层技术及产品的研发进程；（3）通过合作及/或投资等多种方式，循序渐进、稳步推进相关产品布局，以构建公司在该领域的长期竞争力。
是否涉及应披露重大信息的说明	无
附件清单（如有）	无